

## ОТЗЫВ

На выпускную магистерскую работу Ферцера Павла Владимировича на тему: **«Исследование характеристик планировщиков для встроенных микропроцессорных систем»**.

Выпускная квалификационная работа магистра (ВКРМ) студента Ферцера П.В. посвящена разработке методики и практической реализации исследования характеристик планировщиков для встроенных микропроцессорных систем.

Актуальность данной темы обусловлена тем, что современное развитие информационных технологий и вычислительной техники дает разработчикам встроенных систем все большие ресурсы, что делает целесообразным реализацию все большего количества сложных функций непосредственно средствами микроконтроллера (включая, например, встроенный веб-сервер; коммуникацию по множеству каналов, таких как CAN, RS-485, USB, Ethernet и т.д.; аналого-цифровое преобразование и др.). Применение систем без планировщиков в данном случае оказывается нецелесообразным, так как традиционный подход хорош только для простых приложений и приложений с гибкими требованиями по времени. Для более сложных применений он становится избыточно сложным и ненадежным.

В работе изложены все основные сведения, необходимые специалистам по информационным технологиям для выбора, оценки эффективности работы конкретного планировщика и адаптации его под нужды конкретного проекта. Отличительной чертой работы является законченность на данном этапе и успешное апробирование результатов.

Следует отметить, что отдельные недостатки носят непринципиальный характер и не снижают научную и практическую ценность представленной диссертации к защите. Диссертация соответствует требованиям, предъявляемым к диссертациям, и заслуживает высокой оценки.

Научный руководитель  
проф., д.т.н.

Опадчий Ю.Ф.