

## Рецензия

На выпускную магистерскую работу Ферцера Павла Владимировича на тему: **«Исследование характеристик планировщиков для встроенных микропроцессорных систем»**.

Работа Ферцера П.В. посвящена разработке методики и практической реализации исследования характеристик планировщиков для встроенных микропроцессорных систем.

Применение многозадачных систем для встроенных применений набирает все большую популярность вследствие все возрастающих требований к функциональности устройств. Производительность вычислений, объемы памяти, большое количество интегрированных в микроконтроллер периферийных устройств (таких как интерфейсы передачи данных, АЦП и т.д.) — эти факторы приводят к необходимости отказаться от устаревших методов разработки и перейти на использование многозадачных операционных систем реального времени для встроенных применений.

В работе подробно рассмотрены вопросы выбора, оценки эффективности работы конкретного планировщика и адаптации его под нужды конкретного проекта.

Несущественным недостатком данной работы является отсутствие количественной оценки затрат оперативной и перепрограммируемой памяти. Однако следует отметить, что вследствие все возрастающих объемов памяти на современных микроконтроллерах данный недостаток носит непринципиальный характер и не снижает научную и практическую ценность представленной магистерской работы, которая соответствует всем предъявляемым требованиям, и заслуживает наивысшей оценки, а ее автор — степени магистра техники и технологий по направлению 551100 (210200) «Проектирование и технология электронных средств».

Рецензент

/ /